一、单选题 （本大题共50小题，每小题2分，共100分）

1

在定点整数系统中,下述说法正确的是

A. 反码不能表示-1,补码可以表示-1

B. 三种机器数均可以表示-1

C. 三种机器数均可表示-1,且三种机器数的表示范围相同

D. 原码不能表示-1,补码可以表示

标准答案 :

B

2

在计算机系统层次结构中,实际机器级由低到高,相对顺序正确的应当是

A. 机器语言——微程序——数字逻辑

B. 微程序——机器语言——高级语言

C. 高级语言——汇编语言——机器语言

D. 数字逻辑——微程序——机器语言

标准答案 :

B

3

在DMA方式的数据传送期间

A. 不需CPU干预,也不需软件介入

B. 不需CPU干预,但需软件介入

C. 需CPU干预,但不需软件介入

D. 需CPU干预,又需软件介入

标准答案 :

A

4

程序计数器是指（　　　）

A. 可存放指令的寄存器

B. 可存放程序状态字的寄存器

C. 本身具有计数逻辑与移位逻辑的寄存器

D. 存放下一条指令地址的寄存器

标准答案 :

D

5

()通常是指CPU内部用于整数运算的数据通路的宽度

A. 字节

B. 字长

C. 主频

D. 容量

标准答案 :

B

6

关于main()函数的参数，以下说法不正确的是

A. 不使用参数也是允许的

B. 若带参数，则第一个参数是整数类型

C. 若带参数，则第二个参数是字符串数组

D. 参数名称只能使用argc和argv

标准答案 :

D

7

下列关于虚拟地址的说法正确的是( )。

A. 访问内存时实际使用的地址

B. 程序中使用的地址

C. 虚拟地址空间比物理地址空间小

D. 某个虚拟地址可能对应多个物理地址

标准答案 :

B

8

8位整数补码的最大值是（）

A. 127

B. 128

C. 256

D. 255

标准答案 :

A

9

下列，不属于内部异常的是（）

A. 结果溢出

B. 访问超时

C. 非法操作码

D. I/O操作

标准答案 :

D

10

下列关于补码加减法运算的说法中，错误的是

A. 两个正数相加，结果不会溢出

B. 两个负数相加，结果可能会溢出

C. 两个负数相减，结果不会溢出

D. 一个正数和一个负数相减，结果可能会溢出

标准答案 :

A

11

用1K×4的存储芯片组成4KB存储器，需要几片这样的芯片?( )

A. 8片

B. 4片

C. 2片

D. 1片

标准答案 :

A

12

假设一个全相联cache系统中主存共有1024块(编号0,1,…,1023), cache16块(编号0,1,2,…,15),则主存中的第18块映射到 cache的

A. 第2块

B. 第3块

C. 第1块

D. 任意块

标准答案 :

D

13

将外围设备与主存统一编址，一般是指

A. 每台设备占—个地址码

B. 每个外围接口占一个地址码

C. 每台外设由一个主存单元管理

D. 接口中的有关寄存器各占一个地址码

标准答案 :

D

14

构成冯∙诺依曼结构计算机的五个基本部件是

A. 寄存器，运算器，存储器，加法器，控制器

B. 运算器，控制器，存储器，输入设备，输出设备

C. 加法器，控制器，存储器，输入设备，输出设备

D. 运算器，控制器，内存，外存，打印机

标准答案 :

B

15

若[x]补=0.1011，则真值x=

A. 0.1011

B. 0.0101

C. 1.1011

D. 1.0101

标准答案 :

A

16

从一条指令的启动到下一条指令的启动的间隔时间称为( )。

A. 时钟周期

B. 机器周期

C. 工作周期

D. 指令周期

标准答案 :

D

17

（）的含义是，遇到换行符或者缓冲区满就将缓冲区内容写文件fd

A. 列缓冲

B. 非缓冲

C. 全缓冲

D. 行缓冲

标准答案 :

D

18

若二进制数为1111.101，则相应的十进制数为( )。

A. 15.625

B. 15.5

C. 14.625

D. 14.5

标准答案 :

A

19

若有一个高速缓存Cache采用直接映象方式，Cache有32个块，块长为8个字，主存容量为4K字，则主存划分的块数为

A. 8

B. 64

C. 256

D. 512

标准答案 :

D

20

下列软件中不属于系统软件的是

A. 操作系统

B. 语言处理系统

C. 文字处理软件

D. 数据库管理系统

标准答案 :

C

21

一条机器指令中通常包含的信息有( )

A. 操作码、控制码

B. 操作码、立即数

C. 地址码、寄存器号

D. 操作码、地址码

标准答案 :

D

22

转移指令执行结束后，程序计数器PC中存放的是

A. 该转移指令的地址

B. 顺序执行的下条指令地址

C. 转移的目标地址

D. 任意指令地址

标准答案 :

C

23

在计算机的层次化存储器结构中，虚拟存储器是指（　　　）

A. 将主存储器当作高速缓存使用

B. 将高速缓存当作主存储器使用

C. 将辅助存储器当作主存储器使用

D. 将主存储器当作辅助存储器使用

标准答案 :

C

24

紧跟在浮点数尾数右边那一位为（）

A. 符号位

B. 警戒位

C. 粘位

D. 舍入位

标准答案 :

B

25

下列寻址方式中，执行速度最快的是（ ）

A. 寄存器寻址

B. 寄存器间接寻址

C. 直接寻址

D. 相对寻址

标准答案 :

A

26

I/O硬件在操作系统()软件的控制下完成具体的I/O操作。

A. C语言空间I/O

B. 用户空间I/O

C. 运行时系统空间I/O

D. 内核空间I/O

标准答案 :

D

27

以下不是用来衡量计算机的基本性能的是（　）。

A. 机器价格

B. 机器字长

C. 内存容量

D. 运算速度

标准答案 :

A

28

根据文件中的每个字节是否为可读的ASCⅡ码，可将文件分成ASCⅡ文件和()两类。

A. 文本文件

B. Word文件

C. 二进制文件

D. 源程序文件

标准答案 :

C

29

系统级的总线是用来连接( )。

A. CPU内部的运算器和寄存器

B. 主机系统板上的所有部件

C. 主机系统板上的各个芯片

D. 系统中的各个功能模块或设备

标准答案 :

D

30

堆栈指针SP的内容是（　　　）

A. 栈顶地址

B. 栈顶内容

C. 栈底地址

D. 栈底内容

标准答案 :

A

31

接口中通常设置设备选择电路，对CPU送出的地址信号及相应的控制信号作出解释，以选择指定的外设端口进行操作。该电路的组成部件主要包括 （　）。

A. 计数器

B. 译码器

C. 锁存器

D. 加法器

标准答案 :

B

32

若存储器的容量为16KB，则访问它的地址线应有（　　　）

A. 4根

B. 10根

C. 14根

D. 16根

标准答案 :

C

33

运算器和控制器合称为( )

A. 主机

B. 外设

C. ALU

D. CPU

标准答案 :

D

34

文件系统要为上层的用户和应用程序提供文件抽象以及文件的创建、打开、读/写和关闭等所有操作接口

A. 文件系统

B. 资源管理器

C. 编译器

D. 操作系统

标准答案 :

A

35

下列各项中不属于指令集体系结构ISA规定的内容的是

A. 指令格式

B. 寻址方式

C. 数据类型

D. 操作系统

标准答案 :

D

36

在Windows操作系统中采用的"Unicode"编码属于

A. 输入码

B. 内码

C. 字模点阵码

D. 汉字区位码

标准答案 :

B

37

下列容量大小，不同的是（）

A. 4GB

B. 4096MB

C. 235B

D. 222KB

标准答案 :

C

38

在常用磁盘的各磁道中

A. 最外圈磁道的位密度最大

B. 最内圈磁道的位密度最大

C. 中间磁道的位密度最大

D. 所有磁道的位密度一样大

标准答案 :

B

39

原码加减交替除法又称为不恢复余数法，因此（　）。

A. 不存在恢复余数的操作

B. 当某一步运算不够减时，做恢复余数的操作

C. 仅当最后一步余数为负时，做恢复余数的操作

D. 当某一步余数为负时，做恢复余数的操作

标准答案 :

C

40

往内存传送读/写命令，使用的是（）

A. 数据总线

B. 地址总线

C. 控制总线

D. 系统总线

标准答案 :

C

41

在一个计算机系统中，下列说法正确的是( )

A. 主存的容量远大于Cache的容量，主存的速度比Cache快

B. 主存的容量远小于Cache的容量，主存的速度比Cache快

C. 主存的容量远大于Cache的容量，主存的速度比Cache慢

D. 主存的容量远小于Cache的容量，主存的速度比Cache慢

标准答案 :

C

42

用于函数返回的指令的是（）

A. CALL

B. RET

C. MOV

D. C MP

标准答案 :

B

43

冯诺依曼关于通用数字计算机的构想,其核心是二进制和()

A. 执行一系列指令

B. 存储程序控制

C. 由总线连接各个部件

D. 运算器和控制器分开

标准答案 :

B

44

表示主存容量的常用单位为( )。

A. 数据块数

B. 字节数

C. 扇区数

D. 记录项数

标准答案 :

B

45

Core i7采用()级页表结构

A. 2

B. 4

C. 3

D. 5

标准答案 :

B

46

（）表示执行一条指令所需的时钟周期数。

A. MIPS

B. CPI

C. GHz

D. bp/s

标准答案 :

B

47

关于算法，下列说法不正确的是（）

A. 是应用问题的求解流程化的清晰步骤

B. 保步骤是有限的

C. 一个问题最多只有一个求解算法

D. 将算法转换为用编程语言描述的程序

标准答案 :

C

48

下面函数中，不属于C语言标准的I/O函数的是（）

A. fopen

B. fread

C. fwrite

D. read

标准答案 :

D

49

CPU不包括

A. 地址寄存器

B. 指令寄存器

C. 地址译码器

D. 指令译码器

标准答案 :

C

50

长度后缀为w的表示（）

A. 字节

B. 字

C. 双字

D. 位

标准答案 :

B

一、单选题 （本大题共50小题，每小题2分，共100分）

1

虚拟地址空间分为两大部分：内核空间和（）。

A. 进程空间

B. 程序空间

C. 内存空间

D. 用户空间

标准答案 :

D

2

在磁盘中实现输入输出的数据传送方式( )

A. 只采取程序查询等待方式

B. 只采取程序中断方式

C. 只采取DMA方式

D. 既有DMA方式，也有中断方式

标准答案 :

D

3

下列不属于磁盘的性能指标的是（）

A. 存储容量

B. 记录密度

C. 数据传输率

D. 主频

标准答案 :

D

4

下列指令助记符中表示“逻辑与”的操作是

A. ADD

B. SUB

C. AND

D. OR

标准答案 :

C

5

下列寻址方式中，执行速度最快的是（ ）

A. 寄存器寻址

B. 寄存器间接寻址

C. 直接寻址

D. 相对寻址

标准答案 :

A

6

在存储器堆栈结构中，在栈底为最大地址的堆栈操作中压栈是指( )

A. 先使SP减1，再将数据存入SP所指单元

B. 先使SP加l，再将数据存入SP所指单元

C. 先将数据存入SP所指单元，再将SP减l

D. 先将数据存入SP所指单元，再将SP加1

标准答案 :

A

7

若[x]补=0.1011，则真值x=

A. 0.1011

B. 0.0101

C. 1.1011

D. 1.0101

标准答案 :

A

8

关于主存/外存层次和Cache/主存层次共同遵循的原则，下列说法中错误的是（　）。

A. 把程序中最近常用的部分驻留在高速存储器中

B. 一旦上层中的数据厂指令变得不常用了，把它们送回到下层存储器中

C. 这种换入换出都是由硬件完成，对用户是透明的

D. 力图使存储系统的性能接近高速存储器，价格接近低速存储器

标准答案 :

C

9

假设数组类型中元素占2字节，下列可以表示第i个元素地址的是（）

A. &A[0]+2\*i

B. A+2\*1

C. &A[i]

D. \*(A+2\*1)

标准答案 :

C

10

下列关于虚拟地址的说法正确的是( )。

A. 访问内存时实际使用的地址

B. 程序中使用的地址

C. 虚拟地址空间比物理地址空间小

D. 某个虚拟地址可能对应多个物理地址

标准答案 :

B

11

下列关于动态链接库和静态链接库的优缺点描述错误的是：

A. 静态库的代码装载速度比动态库快

B. 启动使用相同动态库的多个应用程序时，动态库需要装载多次

C. 静态库被多个应用程序使用时，会被装载多次，浪费内存

D. 动态链接库可以共享，即多个应用程序可以使用同一个动态库

标准答案 :

B

12

接口中通常设置设备选择电路，对CPU送出的地址信号及相应的控制信号作出解释，以选择指定的外设端口进行操作。该电路的组成部件主要包括 （　）。

A. 计数器

B. 译码器

C. 锁存器

D. 加法器

标准答案 :

B

13

原码加减交替除法又称为不恢复余数法，因此（　）。

A. 不存在恢复余数的操作

B. 当某一步运算不够减时，做恢复余数的操作

C. 仅当最后一步余数为负时，做恢复余数的操作

D. 当某一步余数为负时，做恢复余数的操作

标准答案 :

C

14

假设一个全相联cache系统中主存共有1024块(编号0,1,…,1023), cache16块(编号0,1,2,…,15),则主存中的第18块映射到 cache的

A. 第2块

B. 第3块

C. 第1块

D. 任意块

标准答案 :

D

15

用于函数返回的指令的是（）

A. CALL

B. RET

C. MOV

D. C MP

标准答案 :

B

16

表示主存容量的常用单位为( )。

A. 数据块数

B. 字节数

C. 扇区数

D. 记录项数

标准答案 :

B

17

关于进程和程序的说法不正确的是

A. 进程就是运行的程序。

B. 一个程序可以对应多个进程。

C. 进程有生命周期。

D. 一个程序只能对应一个进程。

标准答案 :

D

18

冯诺依曼关于通用数字计算机的构想,其核心是二进制和()

A. 执行一系列指令

B. 存储程序控制

C. 由总线连接各个部件

D. 运算器和控制器分开

标准答案 :

B

19

CPU不包括

A. 地址寄存器

B. 指令寄存器

C. 地址译码器

D. 指令译码器

标准答案 :

C

20

将外围设备与主存统一编址，一般是指

A. 每台设备占—个地址码

B. 每个外围接口占一个地址码

C. 每台外设由一个主存单元管理

D. 接口中的有关寄存器各占一个地址码

标准答案 :

D

21

十进制数-120的8位补码是

A. 11111000

B. 1111000

C. 10001000

D. 10000111

标准答案 :

C

22

下列中，用于存入所有未初始化或初始化为0的全局变量和静态变量的是（）

A. .text

B. .rodata

C. .bss

D. symtab

标准答案 :

C

23

若存储器的容量为16KB，则访问它的地址线应有（　　　）

A. 4根

B. 10根

C. 14根

D. 16根

标准答案 :

C

24

根据文件中的每个字节是否为可读的ASCⅡ码，可将文件分成ASCⅡ文件和()两类。

A. 文本文件

B. Word文件

C. 二进制文件

D. 源程序文件

标准答案 :

C

25

I/O硬件在操作系统()软件的控制下完成具体的I/O操作。

A. C语言空间I/O

B. 用户空间I/O

C. 运行时系统空间I/O

D. 内核空间I/O

标准答案 :

D

26

在DMA控制方式下,实现主存和高速外设之间的直接数据交换时，总线控制权归

A. CPU掌控

B. 主存掌控

C. 程序员掌控

D. DMA控制器掌控

标准答案 :

D

27

在IEEE754标准中非数NaN是指

A. 阶码全0，尾数全0

B. 阶码全1，尾数全0

C. 阶码全0，尾数非0

D. 阶码全1，尾数非0

标准答案 :

D

28

以下关于I/O子系统的描述中，错误的是（ ）。

A. I/O子系统包含I/O软件和I/O硬件两大部分

B. I/O软件包含用户空间I/O软件部分和内核空间I/O软件部分

C. 内核空间I/O软件包含设备无关软件、设备驱动程序和中断服务程序

D. 直接控制I/O硬件的是设备驱动程序，而不是中断服务程序

标准答案 :

D

29

（）函数用于设置读/写位置

A. close

B. lseek

C. fopen

D. stat

标准答案 :

B

30

下列属于COMMON类型的是（）

A. 函数名

B. 具有特定初始值的全局变量

C. 未初始化全局变量

D. 被初始化为0的全局变量

标准答案 :

C

31

已知一个8位寄存器的数值为11001011，将该寄存器逻辑左移一位后，结果为( )。

A. 1100101

B. 10010111

C. 1100111

D. 10010110

标准答案 :

D

32

关于main()函数的参数，以下说法不正确的是

A. 不使用参数也是允许的

B. 若带参数，则第一个参数是整数类型

C. 若带参数，则第二个参数是字符串数组

D. 参数名称只能使用argc和argv

标准答案 :

D

33

在DMA方式的数据传送期间

A. 不需CPU干预,也不需软件介入

B. 不需CPU干预,但需软件介入

C. 需CPU干预,但不需软件介入

D. 需CPU干预,又需软件介入

标准答案 :

A

34

在计算机的层次化存储器结构中，虚拟存储器是指（　　　）

A. 将主存储器当作高速缓存使用

B. 将高速缓存当作主存储器使用

C. 将辅助存储器当作主存储器使用

D. 将主存储器当作辅助存储器使用

标准答案 :

C

35

按存储介质分类,存储器不应包括()

A. 半导体存储器

B. 磁表面存储器

C. 外存储器

D. 材料存储器

标准答案 :

C

36

补码加减运算是指（　　　）

A. 操作数用补码表示，符号位单独处理

B. 操作数用补码表示，连同符号位一起相加

C. 操作数用补码表示，将加数变补，然后相加

D. 操作数用补码表示，将被加数变补，然后相加

标准答案 :

B

37

编译的模块代码之间必须遵循一些调用接口约定，这些约定称为调用约定，由（）定义

A. TCP/IP

B. CPU

C. ISA

D. ABI

标准答案 :

D

38

CPU取出并执行一条指令的时间称为()

A. 指令周期

B. 时钟周期

C. 进程周期

D. 运行周期

标准答案 :

A

39

下列软件中不属于系统软件的是

A. 操作系统

B. 语言处理系统

C. 文字处理软件

D. 数据库管理系统

标准答案 :

C

40

关于函数的执行顺序，下列正确的是（）

A. main,\_finit,\_init,

B. main,\_init,\_finit,

C. \_init,\_finit,main

D. \_init,main,\_finit

标准答案 :

D

41

若二进制数为1111.101，则相应的十进制数为( )。

A. 15.625

B. 15.5

C. 14.625

D. 14.5

标准答案 :

A

42

（）则是指跳转目标地址间接存储在某寄存器或存储单元中

A. 间接跳转

B. 相对跳转

C. 偏移跳转

D. 直接跳转

标准答案 :

A

43

补码相对于原码和反码的优势是()

A. 直观

B. 计算复杂

C. 可以做乘法

D. 便于减法运算

标准答案 :

D

44

若有一个高速缓存Cache采用直接映象方式，Cache有32个块，块长为8个字，主存容量为4K字，则主存划分的块数为

A. 8

B. 64

C. 256

D. 512

标准答案 :

D

45

下列数据类型，（）型数组被分配在栈

A. static

B. extern

C. auto

D. 以上都是

标准答案 :

C

46

构成冯∙诺依曼结构计算机的五个基本部件是

A. 寄存器，运算器，存储器，加法器，控制器

B. 运算器，控制器，存储器，输入设备，输出设备

C. 加法器，控制器，存储器，输入设备，输出设备

D. 运算器，控制器，内存，外存，打印机

标准答案 :

B

47

若经过 CPU处理后的运算结果为零，则反映在条件码寄存器的标志位是

A. ZF

B. OF

C. SF

D. CF

标准答案 :

A

48

在浮点数的乘法中，乘积的尾数规格化后，小数点左边两位是

A. 0

B. 1

C. 10

D. 11

标准答案 :

B

49

转移指令执行结束后，程序计数器PC中存放的是

A. 该转移指令的地址

B. 顺序执行的下条指令地址

C. 转移的目标地址

D. 任意指令地址

标准答案 :

C

50

多个盘片上相同磁道形成一个（）

A. 柱面

B. 磁道

C. 扇区

D. 盘面

标准答案 :

A