一、单选题 （本大题共50小题，每小题2分，共100分）

1

属于直接存取存储器的是

A.

主存

B.

硬盘

C.

磁带

D.

光盘

标准答案 :

B

2

二进制真值为-1101101的8位二进制补码是

A.

1101101

B.

10010010

C.

01101101

D.

10010011

标准答案 :

D

3

-1 的 8 位补码表示是（ ）

A. 00000001

B. 10000001

C. 10000000

D. 11111111

标准答案 :

D

4

在计算机的存储器层次结构中，速度最陕的是（）。

A.

硬盘

B.

寄存器

C.

高速缓存

D.

主存

标准答案 :

B

5

设置中断屏蔽字的作用是

A.

暂停外设对主存的访问

B.

暂停CPU对主存的访问

C.

暂停CPU对某些中断的响应

D.

暂停CPU对一切中断的响应

标准答案 :

C

6

下列指令助记符中表示求补操作的是（ ）

A. ADD

B. COM

C. AND

D. NEG

标准答案 :

D

7

微程序存放在( )

A. 主存储器中

B. 控制存储器中

C. 高速缓存中

D. 外存储器中

标准答案 :

B

8

下列对中断向量表描述正确的是

A.

中断向量表中存放了中断指针

B.

中断向量表中存放了向量地址

C.

中断向量表中存放了现行程序的PSW的值

D.

中断向量表中存放了中断服务程序的PSW的值

标准答案 :

D

9

MIPS计算机的汇编指令“and $s1，$s2，$s3”的功能是

A.

$s1=$s2&$s3

B.

$s1-$s2+$s3

C.

$s3=$s1+$s2

D.

$s3=$s1&$s2

标准答案 :

A

10

采用寄存器寻址方式的操作数存放在

A.

通用寄存器中

B.

主存中

C.

cache中

D.

指令中

标准答案 :

A

11

在DMA控制方式下，实现主存和高速外设之间的直接数据交换时，总线控制权归

A.

CPU掌控

B.

主存掌控

C.

程序员掌控

D.

DMA控制器掌控

标准答案 :

D

12

若传送的是字符C，其ASCII码为1000011，采用偶校验方式传送8位编码，首位增加奇偶校验位后的编码表示是

A.

01000011

B.

11000011

C.

10000110

D.

10000111

标准答案 :

B

13

存储器的基本单位字节的长度是（ ）

A. 1bit

B. 8bit

C. 16bit

D. 32bit

标准答案 :

B

14

单地址指令

A.

只能对单操作数进行加工处理

B.

只能对双操作数进行加工处理

C.

无处理双操作数的功能

D.

既能对单操作数，也能对双操作数进行加工处理

标准答案 :

D

15

计算机中执行指令的部件是

A. CPU

B. 存储器

C. 输入设备

D. 输出设备

标准答案 :

A

16

在MIPS指令系统中访问存储器的指令类型是

A.

R型

B.

I型

C.

J型

D.

R型、I型和J型都可以

标准答案 :

B

17

计算机中的硬盘属于

A.

运算器

B.

控制器

C.

内存

D.

外存

标准答案 :

D

18

MIPS计算机的汇编指令“sub ＄s3，＄s2，＄s1”的功能是

A.

＄s3=＄s2-＄s1

B.

＄s2=＄s3-＄s1

C.

＄s3=＄s1-＄s2

D.

＄s1=＄s3-＄s2

标准答案 :

A

19

在多重中断控制方式下，若外设有新的中断请求向CPU提出，则CPU

A.

一定会响应

B.

一定不会响应

C.

响应优先级更高的中断请求

D.

响应优先级更低的中断请求

标准答案 :

C

20

下列寻址方式中，获取操作数最慢的是

A. 立即寻址

B. 直接寻址

C. 寄存器直接寻址

D. 变址寻址

标准答案 :

D

21

在主机中，能对指令进行译码的器件是（ ）。

A.

存储器

B.

ALU

C.

运算器

D.

控制器

标准答案 :

D

22

十进制数-72的8位补码表示是

A.

01001000

B.

11001000

C.

10110111

D.

10111000

标准答案 :

D

23

有一个128KB的主存储器，按字节编址需要地址线

A.

4条

B.

7条

C.

10条

D.

20条

标准答案 :

B

24

下列MIPS指令助记符中实现条件分支的是

A.

lw

B.

sll

C.

jr

D.

bne

标准答案 :

D

25

下列寻址方式中出现在指令 “ADD R2,(R1)”中的是（ ）

A. 隐含寻址

B. 存储器间接寻址

C. 寄存器间接寻址

D. 直接寻址

标准答案 :

C

26

在写磁盘过程中，适配器向主机发出DMA请求是在

A.

扇区缓冲器满时

B.

扇区缓冲器空时

C.

寻道完咸时

D.

启动磁盘时

标准答案 :

B

27

在浮点数的乘法中，乘积的尾数规格化后，小数点左边两位是

A. 00

B. 01

C. 10

D. 11

标准答案 :

B

28

按存取方式分类，磁盘存储器属于

A.

随机存取存储器

B.

顺序存取存储器

C.

直接存取存储器

D.

只读存储器

标准答案 :

C

29

单周期MIPS CPU在一个时钟周期中不能同时完成

A.

对两个寄存器执行写操作

B.

对两个寄存器执行读操作

C.

更新PC内容和向数据存储器写数据

D.

对同一个寄存器进行读和写操作

标准答案 :

A

30

下列关于存储程序工作方式的描述，正确的是

A.

程序事先存储在磁盘中，执行时从磁盘逐条指令读取到CPU中

B.

程序事先存储在主存中，执行时从主存逐条指令读取到CPU中

C.

程序事先存储在主存中，所需数据必须从输入设备获取

D.

在主存中为了区分数据和程序，需要在信息表示中使用相应的标志信息

标准答案 :

B

31

下列各种寻址方式中不需要从存储器中取操作数的是

A.

直接寻址

B.

相对寻址

C.

寄存器直接寻址

D.

寄存器间接寻址

标准答案 :

C

32

下列部件中，不属于输入输出设备的是

A.

打印机

B.

键盘

C.

硬盘

D.

鼠标

标准答案 :

C

33

下列寄存器中用于与存储器之间传送数据的是（ ）

A. MDR

B. MAR

C. PC

D. SP

标准答案 :

A

34

下列软件中不属于系统软件的是( )

A. 操作系统

B. 语言处理系统

C. 文字处理软件

D. 数据库管理系统

标准答案 :

C

35

采用海明码校验对8位数据码添加校验码，需要添加多少位校验码（ ）

A. 2

B. 3

C. 4

D. 5

标准答案 :

C

36

MIPS指令中ADD指令对应的funct字段的值是（ ）

A. 110000

B. 100010

C. 100000

D. 100001

标准答案 :

C

37

对主存储器上信息的访问方式是( )

A. SAM

B. DAM

C. DMA

D. RAM

标准答案 :

D

38

IEEE754单精度(32位)浮点数格式中指数的偏移常数为( )

A. 127

B. 128

C. 1023

D. 1024

标准答案 :

A

39

冯·诺依曼机工作方式的基本特点是( )。

A.

多指令流单数据流

B.

按地址访问并顺序执行指令

C.

堆栈操作

D.

存储器按内容选择地址

标准答案 :

B

40

静态存储器是指

A.

信息一旦写入就不再改变

B.

电源掉电后其内容仍保持不变

C.

通过附加电池来保证信息不丢失

D.

用稳定的双稳态触发器保存信息

标准答案 :

D

41

若十进制数为-l00，则其对应的8位补码[X]补为( )

A.

01100100

B.

10011100

C.

11100100

D.

10011011

标准答案 :

B

42

并行接口指接口与系统总线之间、接口与外设之间采用的数据总线传送方式分别是

A.

串行、串行

B.

并行、串行

C.

并行、并行

D.

串行、并行

标准答案 :

C

43

下列采用偶校验的 8 位奇偶校验编码中正确的是（ ）

A. 10111010

B. 11110010

C. 01100111

D. 00000000

标准答案 :

D

44

MIPS处理器的字长为

A.

8位

B.

16位

C.

32位

D.

64位

标准答案 :

C

45

在计算机的存储器层次结构中，属于外部存储器的是

A.

硬盘

B.

高速缓存

C.

主存

D.

CPU内寄存器

标准答案 :

A

46

对于IEEE754浮点数表示格式，下列说法正确的是

A.

阶码用补码表示

B.

表示尾数部分的最高位为尾数的符号位

C.

阶码用原码表示

D.

最高位为浮点数的符号位

标准答案 :

D

47

下列表述中最符合RISC计算机的是

A.

指令寻址方式丰富，大多数指令都能访问存储器

B.

只有少数几条指令能访问存储器

C.

指令系统中指令条数多

D.

指令系统中指令长度可长可短

标准答案 :

B

48

指令中提供了寄存器号和一个常数，若操作数地址等于寄存器内容与常数之和，则该操作数的寻址方式为

A.

直接寻址

B.

寄存器寻址

C.

偏移寻址

D.

间接寻址

标准答案 :

C

49

若传送的是字符B，其ASCII码为1000010，采用奇校验方式传送8位编码，末位

增加奇校验位后的编码表示是

A.

01000010

B.

10000101

C.

10000100

D.

11000010

标准答案 :

B

50

在计算机中浮点数加减运算的对阶操作是

A.

阶码较小的数，阶码增大，尾数右移

B.

阶码较小的数，阶码增大，尾数左移

C.

阶码较大的数，阶码减小，尾数左移

D.

阶码较大的数，阶码减小，尾数右移

标准答案 :

A

一、单选题 （本大题共50小题，每小题2分，共100分）

1

下列说法中不正确的是

A.

操作系统是由系统程序员开发的

B.

应用程序员大多使用高级语言编写程序

C.

系统管理员只负责管理计算机硬件

D.

计算机的最终用户可以不懂计算机编程语言

标准答案 :

C

2

若十进制数为-l00，则其对应的8位补码[X]补为( )

A.

01100100

B.

10011100

C.

11100100

D.

10011011

标准答案 :

B

3

—个 1 6MB 的主存储器，按字节编址需要地址线 ( )

A.

14 条

B.

24 条

C.

34 条

D.

44 条

标准答案 :

B

4

某指令执行过程的5个阶段分别用时为：200ps、50ps、100ps、200ps、50ps，若采用流水段设计，则每个执行阶段的时间应为（ ）

A. 600ps

B. 200ps

C. 100ps

D. 50ps

标准答案 :

B

5

微程序存放在

A.

主存储器中

B.

控制存储器中

C.

高速缓存中

D.

外存储器中

标准答案 :

B

6

中断响应过程中的保存断点是指

A.

将程序状态字寄存器PSW的内容压入堆栈

B.

将程序计数器PC的内容压入堆栈

C.

将指令寄存器IR的内容压入堆栈

D.

将堆栈指针寄存器SP的内容压入堆栈

标准答案 :

B

7

已知数[X]补和[Y]补，在运算器中计算[X-Y]补的方法是

A.

B.

C.

D.

标准答案 :

B

8

串行接口指接口与系统总线之间、接口与外设之间采用的传送方式分别是

A.

串行、串行

B.

串性、并行

C.

并行、串性

D.

并行、并行

标准答案 :

C

9

若传送的是字符C，其ASCII码为1000011，采用偶校验方式传送8位编码，首位增加奇偶校验位后的编码表示是

A.

01000011

B.

11000011

C.

10000110

D.

10000111

标准答案 :

B

10

在主机中，能对指令进行译码的器件是（ ）。

A.

存储器

B.

ALU

C.

运算器

D.

控制器

标准答案 :

D

11

在多重中断控制方式下，若外设有新的中断请求向CPU提出，则CPU

A.

一定会响应

B.

一定不会响应

C.

响应优先级更高的中断请求

D.

响应优先级更低的中断请求

标准答案 :

C

12

MIPS计算机的汇编指令“ADD$s1,$s2,$s3”实现的功能是

A.

$s2=$s1+$s3

B.

$s1=$s2+$s3

C.

$s3=$s1&$s2

D.

$s3=$s1+$s2

标准答案 :

B

13

若传送的是字符B，其ASCII码为1000010，采用奇校验方式传送8位编码，末位

增加奇校验位后的编码表示是

A.

01000010

B.

10000101

C.

10000100

D.

11000010

标准答案 :

B

14

按存取方式分类，磁盘存储器属于

A.

随机存取存储器

B.

顺序存取存储器

C.

直接存取存储器

D.

只读存储器

标准答案 :

C

15

下列表述中最符合RISC计算机的是

A.

指令寻址方式丰富，大多数指令都能访问存储器

B.

只有少数几条指令能访问存储器

C.

指令系统中指令条数多

D.

指令系统中指令长度可长可短

标准答案 :

B

16

用来存放ALU运算结果状态信息的寄存器是

A.

指令寄存器

B.

标志寄存器

C.

通用寄存器

D.

程序计数器

标准答案 :

B

17

属于直接存取存储器的是

A.

主存

B.

硬盘

C.

磁带

D.

光盘

标准答案 :

B

18

在浮点数的乘法中，乘积的尾数规格化后，小数点左边两位是

A. 00

B. 01

C. 10

D. 11

标准答案 :

B

19

静态存储器是指

A.

信息一旦写入就不再改变

B.

电源掉电后其内容仍保持不变

C.

通过附加电池来保证信息不丢失

D.

用稳定的双稳态触发器保存信息

标准答案 :

D

20

采用寄存器直接寻址方式的操作数在（ ）

A. 指令中

B. 内存中

C. 通用寄存器

D. 外存中

标准答案 :

C

21

指令周期是指

A.

分析并完成一条指令的功能所用的时间

B.

完成一定功能的几条指令的执行时间

C.

从主存取一条指令并执行所用的时间

D.

CPU主脉冲频率的倒数

标准答案 :

C

22

冯·诺依曼机工作方式的基本特点是( )。

A.

多指令流单数据流

B.

按地址访问并顺序执行指令

C.

堆栈操作

D.

存储器按内容选择地址

标准答案 :

B

23

下列指令助记符中表示求补操作的是（ ）

A. ADD

B. COM

C. AND

D. NEG

标准答案 :

D

24

微程序存放在( )

A. 主存储器中

B. 控制存储器中

C. 高速缓存中

D. 外存储器中

标准答案 :

B

25

定点小数是指（ ）

A. 小数点固定在最低位数的后面

B. 小数点固定在最高位数的后面

C. 小数点的位置可以随意指定

D. 没有小数的数

标准答案 :

B

26

指令中提供了寄存器号和一个常数，若操作数地址等于寄存器内容与常数之和，则该操作数的寻址方式为

A.

直接寻址

B.

寄存器寻址

C.

偏移寻址

D.

间接寻址

标准答案 :

C

27

计算机中的硬盘属于

A.

运算器

B.

控制器

C.

内存

D.

外存

标准答案 :

D

28

采用RAM方式存取信息的存储器是

A.

主存

B.

硬盘

C.

磁带

D.

光盘

标准答案 :

A

29

下列寻址方式中，获取操作数最慢的是

A. 立即寻址

B. 直接寻址

C. 寄存器直接寻址

D. 变址寻址

标准答案 :

D

30

高速缓存一般采用

A.

动态存储器

B.

静态存储器

C.

只读存储器

D.

非易失存储器

标准答案 :

B

31

下列对中断向量表描述正确的是

A.

中断向量表中存放了中断指针

B.

中断向量表中存放了向量地址

C.

中断向量表中存放了现行程序的PSW的值

D.

中断向量表中存放了中断服务程序的PSW的值

标准答案 :

D

32

下列属于计算机在人工智能方面的典型应用是（ ）

A.

图书管理

B.

服装设计

C.

人机博弈

D.

视频播放

标准答案 :

C

33

设置中断屏蔽字的作用是

A.

暂停外设对主存的访问

B.

暂停CPU对主存的访问

C.

暂停CPU对某些中断的响应

D.

暂停CPU对一切中断的响应

标准答案 :

C

34

下列软件中不属于系统软件的是( )

A. 操作系统

B. 语言处理系统

C. 文字处理软件

D. 数据库管理系统

标准答案 :

C

35

计算机的最终用户工作在

A.

应用程序层面

B.

操作系统层面

C.

编译程序层面

D.

指令集体系结构层面

标准答案 :

A

36

下列关于存储程序工作方式的描述，正确的是

A.

程序事先存储在磁盘中，执行时从磁盘逐条指令读取到CPU中

B.

程序事先存储在主存中，执行时从主存逐条指令读取到CPU中

C.

程序事先存储在主存中，所需数据必须从输入设备获取

D.

在主存中为了区分数据和程序，需要在信息表示中使用相应的标志信息

标准答案 :

B

37

存储器的基本单位字节的长度是（ ）

A. 1bit

B. 8bit

C. 16bit

D. 32bit

标准答案 :

B

38

下列采用偶校验的 8 位奇偶校验编码中正确的是（ ）

A. 10111010

B. 11110010

C. 01100111

D. 00000000

标准答案 :

D

39

一个2K×4位的存储芯片需要地址

A.

10位

B.

11位

C.

12位

D.

13位

标准答案 :

B

40

打印机接口应选用

A.

程序直接控制传送接口

B.

DMA接口

C.

中断接口

D.

PCI总线接口

标准答案 :

C

41

计算机中完成对指令译码的部件是

A.

运算器

B.

控制器

C.

存储器

D.

输入输出设备

标准答案 :

B

42

—个1 6MB的主存储器，按字节编址需要地址线( )

A. 14条

B. 24条

C. 34条

D. 44条

标准答案 :

B

43

下列各种寻址方式中不需要从存储器中取操作数的是

A.

直接寻址

B.

相对寻址

C.

寄存器直接寻址

D.

寄存器间接寻址

标准答案 :

C

44

某计算机字长32位，存储容量为64KB，若按照字节编址，它的寻址范围是（ ）

A.

8K

B.

16K

C.

32K

D.

4K

标准答案 :

B

45

单周期MIPS CPU在一个时钟周期中不能同时完成

A.

对两个寄存器执行写操作

B.

对两个寄存器执行读操作

C.

更新PC内容和向数据存储器写数据

D.

对同一个寄存器进行读和写操作

标准答案 :

A

46

若经过CPU处理后的运算结果为负，则可以反映在条件码寄存器的标志位

A.

ZF中

B.

OF中

C.

SF中

D.

CF中

标准答案 :

C

47

在输入输出中，数据传送不是通过执行指令实现的传送方式是

A.

程序查询方式

B.

中断方式

C.

DMA方式

D.

程序直接控制方式

标准答案 :

C

48

在计算机内部，指令信息采用的表示形式是

A.

二进制序列

B.

八进制序列

C.

十进制序列

D.

十六进制序列

标准答案 :

A

49

对于IEEE754浮点数表示格式，下列说法正确的是

A.

阶码用补码表示

B.

表示尾数部分的最高位为尾数的符号位

C.

阶码用原码表示

D.

最高位为浮点数的符号位

标准答案 :

D

50

在DMA控制方式下，实现主存和高速外设之间的直接数据交换时，总线控制权归

A.

CPU掌控

B.

主存掌控

C.

程序员掌控

D.

DMA控制器掌控

标准答案 :

D